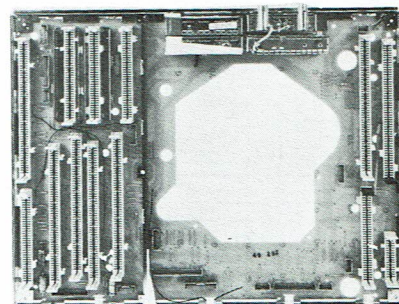
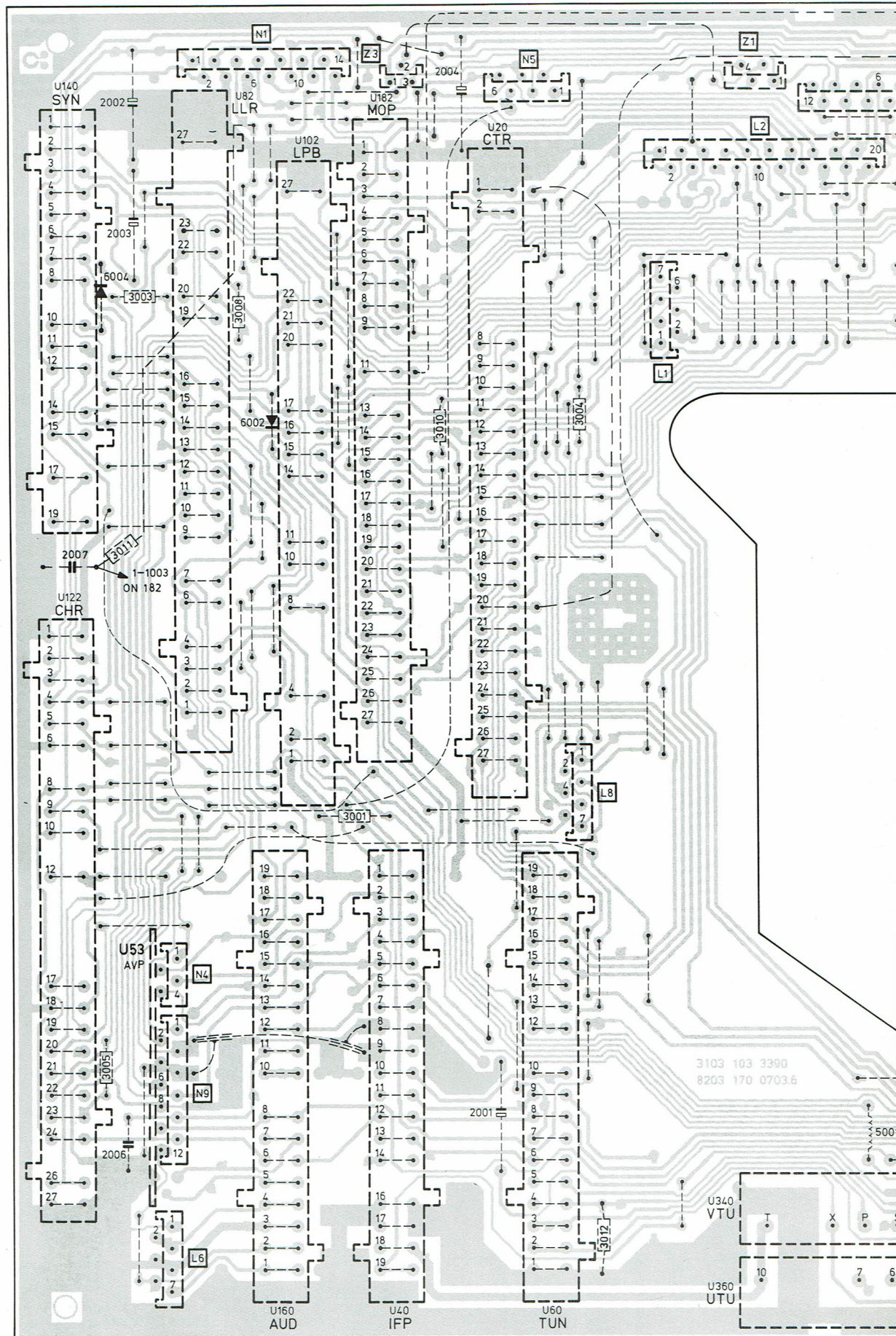




CON-MAIN CONNECTOR PANEL

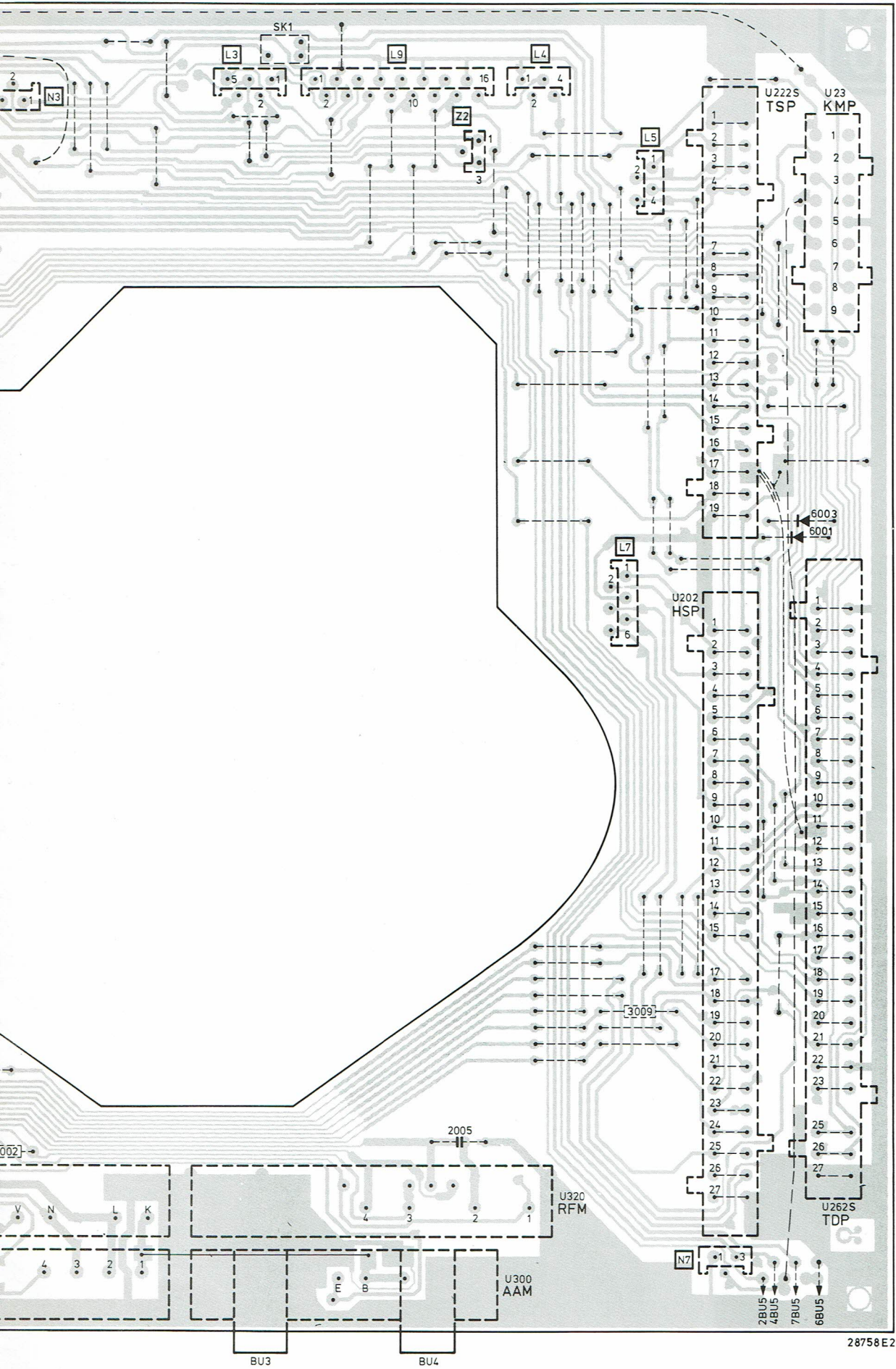


					
3p		4822 267 40352	3002	10 Ω	4822 111 30508
4p		4822 267 40353			
5p		4822 267 40354			
6p		4822 267 40355			
7p		4822 267 50285			
12p		4822 267 50286			
14p		4822 267 50289	5001		4822 157 50971
16p		4822 267 50287			
20p		4822 267 60077			
			6001	BAW62	4822 130 30613
Module socket 9p			Units U300 (AAM) 4822 210 20309 U320 (RFM) 4822 210 20298 U340 (VTU) 4822 210 40195 U360 (UTU) 4822 210 50094		
Module socket 19p					
Module socket 27p					
					
BU5					
			SK1 4822 277 30635		
2001	150 μF - 16 V	4822 124 20691			
2002	330 μF - 16 V	4822 124 20694			
2003	330 μF - 16 V	4822 124 20694			
2004	330 μF - 16 V	4822 124 20694			
2006	470 pF - 50 V	4822 122 31355			
2007	1.5 μF - 100 V	4822 121 50805			

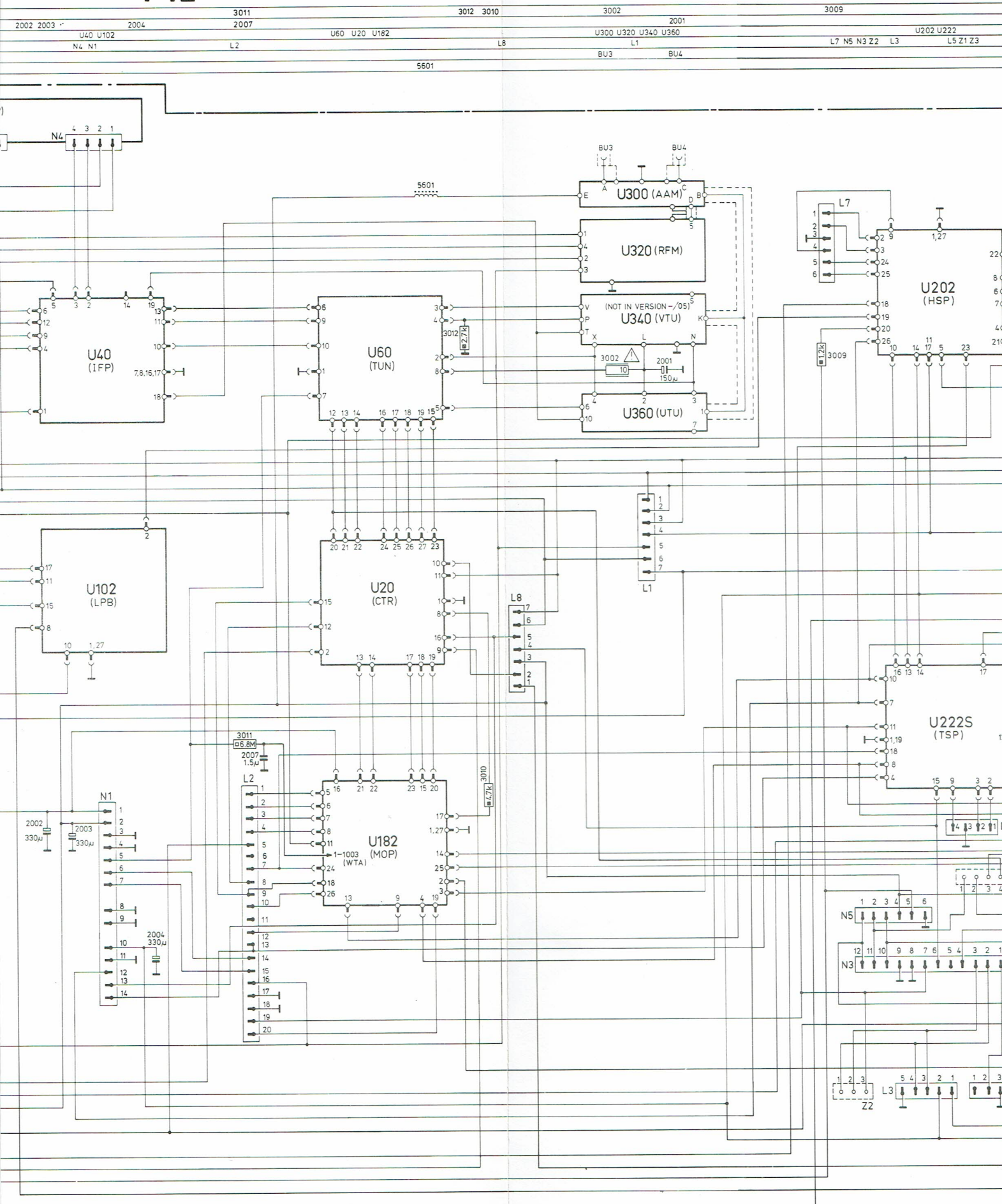
[illegible]

05										
02	09									
	L3	SK1	L9	Z2	U300.L4	U320	L7	L5	N7. U202. U222S. 60016003U262S.U23.	

P12

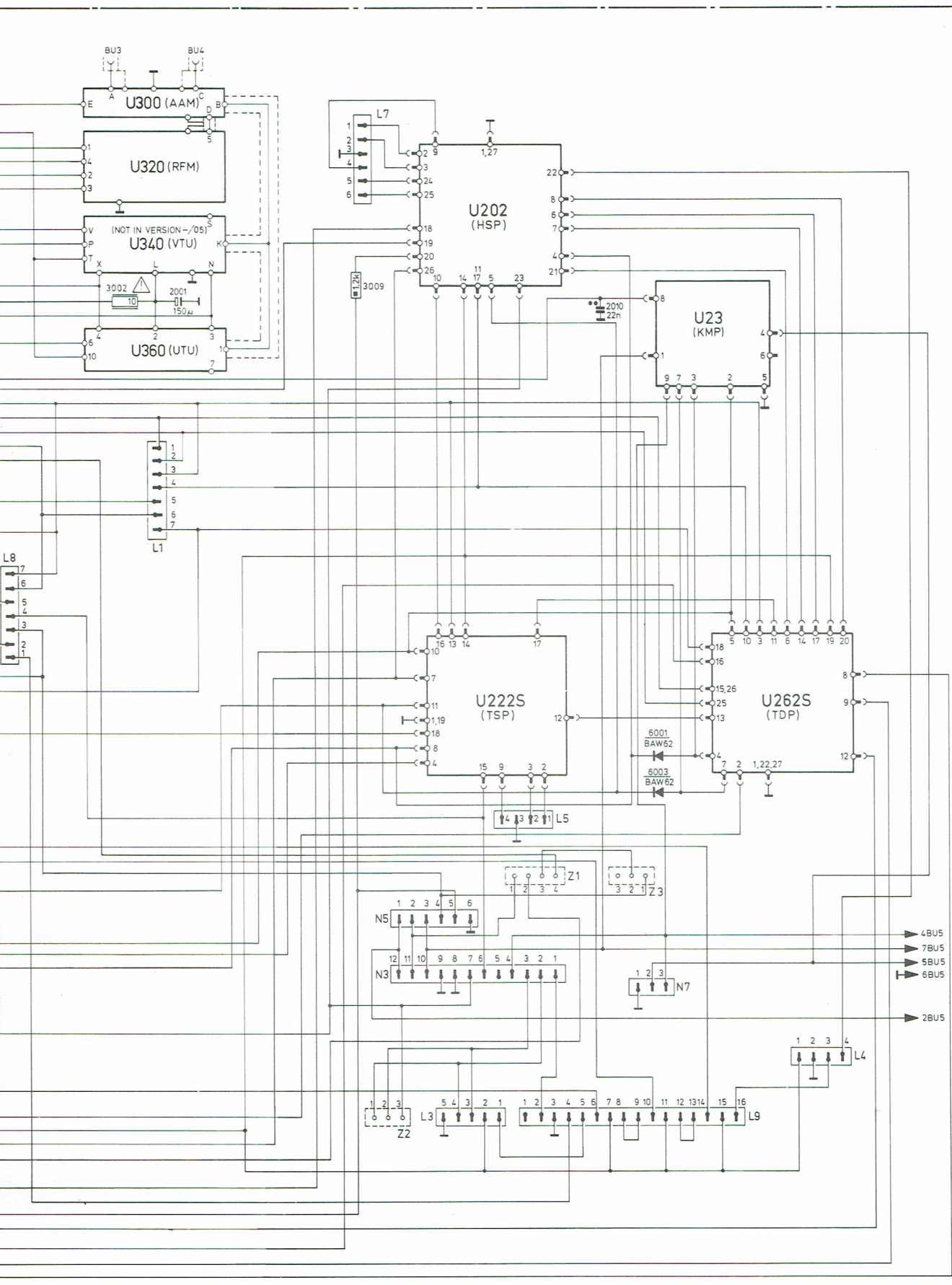


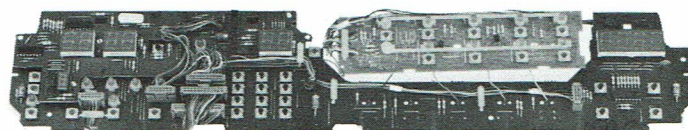
28758 E2



3002	2001	3009	2010	U23	U262
U300 U320 U340 U360		U202 U222			
L1		L7 N5 N3 Z2 L3	L5 Z1 Z3	N7	L9
BU3	BU4				L4
6001 6003					

P12



P23-a+P23-b+P23-c**OPD-OPERATING AND DISPLAY****P23-a**

6x		4822 276 10989	MAN6740	4822 130 90071
17x		4822 276 10908		
18p		4822 267 50333	BC558	4822 130 40941
C2	12p	4822 267 50286	CD4511BCN	4822 209 10066
C3	14p	4822 267 50289	DM7405N	4822 209 80917
C4	6p	4822 267 40355	SN74LS03N	4822 209 80918
C5	5p	4822 267 40354	SN94LS37N	4822 209 80916
C6	10p	4822 267 50332	SN74LS42N	4822 209 80781
C7	7p	4822 267 50285	UPD8243C	4822 209 50008
2002÷2004	47 μ F - 50 V - 10 V	4822 124 20637		
2005	22 nF - 80% - 50 V	4822 122 31376		
2006	22 nF - 80% - 100 V	4822 122 30103		
CQY24B/II		4822 130 31144		
CQY54/II		4822 130 31128		
CQY94/III		5322 130 35006		
			BAW62	4822 130 30613
			HSCH1001	4822 130 31689

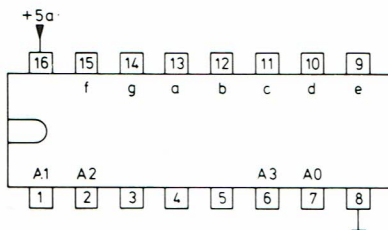
P23-b

2001	47 μ F - 50% - 10 V	4822 124 20678	HEF4511BP	MC14511BCP 4822 209 10148
MAN6740		4822 130 90071		
FND5139		4822 130 90025		

P23-c

9x		4822 276 10989	TLG205	4822 130 31691
			TLY205	4822 130 31688
BC558		4822 130 40941		

7051÷7058 (CD4511 BCN, MC14511 BCP, HEF4511 BP)



* Depends upon the BCD code applied during the low-to-high transition of point 5

L = Low voltage level (≤ 1.5 V)
H = High voltage level (≥ 3.5 V)
X = Don't care

* Hängt ab von dem BCD-Code, angewandt beim nieder-zu-hoch Übergang von Punkt 5.

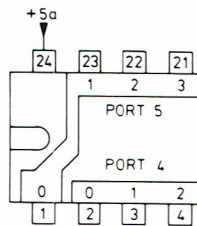
L = Niederspannungspegel ($\leq 1,5$ V)
H = Hochspannungspegel ($\geq 3,5$ V)
X = Don't care (ignorieren)

* Dépend du code BCD appliqué en cours de transition de bas à haut du point 5

L = niveau basse tension ($\leq 1,5$ V)
H = niveau haute tension ($\geq 3,5$ V)
X = sans importance

THRU TABLE

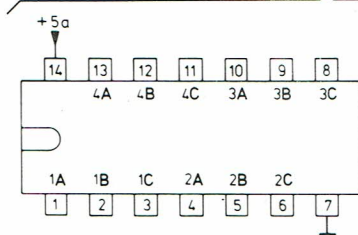
INPUT							OUTPUT							DISPLAY
5	4	3	A3	A2	A1	A0	a	b	c	d	e	f	g	
X	X	L	X	X	X	X	H	H	H	H	H	H	H	8 BLANK
X	L	H	X	X	X	X	L	L	L	L	L	L	L	
L	H	H	L	L	L	L	H	H	H	H	H	L	L	0
L	H	H	L	L	L	H	L	H	H	L	L	L	L	1
L	H	H	L	L	H	L	H	H	L	H	L	L	H	2
L	H	H	L	L	H	H	H	H	H	L	L	L	H	3
L	H	H	L	H	L	L	L	H	L	L	L	H	H	4
L	H	H	L	H	L	H	L	H	L	H	L	H	H	5
L	H	H	L	H	H	L	L	L	H	H	H	H	H	6
L	H	H	L	H	H	H	H	H	L	L	L	L	L	7
L	H	H	H	L	L	L	L	H	H	H	H	H	H	8
L	H	H	H	L	L	H	L	H	L	L	L	L	H	9
L	H	H	H	L	H	L	L	L	L	L	L	L	L	BLANK
L	H	H	H	L	H	H	L	L	L	L	L	L	L	BLANK
L	H	H	H	H	H	L	L	L	L	L	L	L	L	BLANK
L	H	H	H	H	H	H	L	L	L	L	L	L	L	BLANK
H	H	H	X	X	X	X								



PIN DESCRIPTION

Symbol	Pin no.	Function
CS	6	Chip Select
PROG.	7	Program Memory
P20÷P23	8÷11	Port 2
P40÷P43	2÷5	Port 4
P50÷P53	1, 23-21	Port 5
P60÷P63	17÷20	Port 6
P70÷P73	13÷16	Port 7

7061 (DM74 LS03N, SN74LS03)



TRUTH TABLE

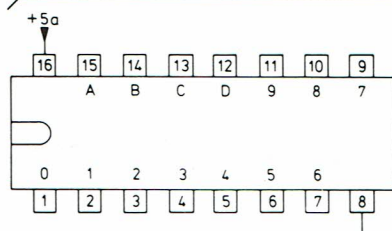
INPUT		OUTPUT
A	B	C
L	L	H
L	H	H
H	L	H
H	H	L

H = High voltage level (≥ 2 V)
L = Low voltage level (≤ 0.8 V)

H = Hochspannungspegel (≥ 2 V)
L = Niederspannungspegel (≤ 0.8 V)

H = niveau haute tension (≥ 2 V)
L = niveau basse tension ($\leq 0,8$ V)

7062 (SN74 LS42N)



TRUTH TABLE

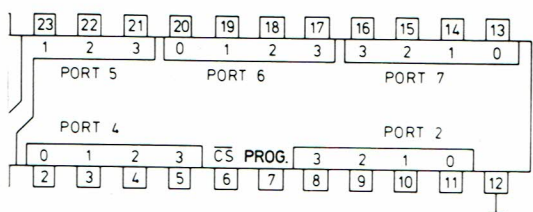
BCD INPUT				DECIMAL OUTPUT									
D	C	B	A	0	1	2	3	4	5	6	7	8	9
L	L	L	L	L	H	H	H	H	H	H	H	H	H
L	L	L	H	H	L	H	H	H	H	H	H	H	H
L	L	H	L	H	H	L	H	H	H	H	H	H	H
L	L	H	H	H	H	L	H	H	H	H	H	H	H
L	H	L	L	H	H	H	L	H	H	H	H	H	H
L	H	L	H	H	H	H	L	H	H	H	H	H	H
L	H	H	L	H	H	H	H	L	H	H	H	H	H
L	H	H	H	H	H	H	H	L	H	H	H	H	H
H	L	L	L	H	H	H	H	H	L	H	H	H	H
H	L	L	H	H	H	H	H	H	L	H	H	H	H
H	X	H	X	H	H	H	H	H	H	H	H	H	H

L = Low voltage level (≤ 0.8 V)
H = High voltage level (≥ 2 V)
X = Don't care

L = Niederspannungspegel ($\leq 0,8$ V)
H = Hochspannungspegel (≥ 2 V)
X = Don't care (ignorieren)

L = niveau basse tension ($\leq 0,8$ V)
H = niveau haute tension (≥ 2 V)
X = sans importance

7063 (P8243)



SCRIPTION

Pin no.	Function
6	Chip select input A high on CS inhibits any change of output or internal status
7	Clock input A high to low transition on prog. signifies that address and control are available on P20-P23 and a low to high transition signifies that data is available on P20-P23.
8÷11	Four-bit bidirectional port contains the address and control bits on a high to low transition of prog. During a low to high transition P20-P23 contains the data for a selected output port at a write operation.
2-5	Port 4, 5, 6, 7 are latched output ports
1, 23-21	Data on pins P20-P23 can be written to port 4, 5, 6 or port 7
17-20	Data on pins P20-P23 can be anded or ored with previous data on port 4, 5, 6 or port 7
13-16	
L and 0	= Low voltage level (≤ 0.8 V)
1	= High voltage level (≥ 2 V)
L	= Transition from high to low level

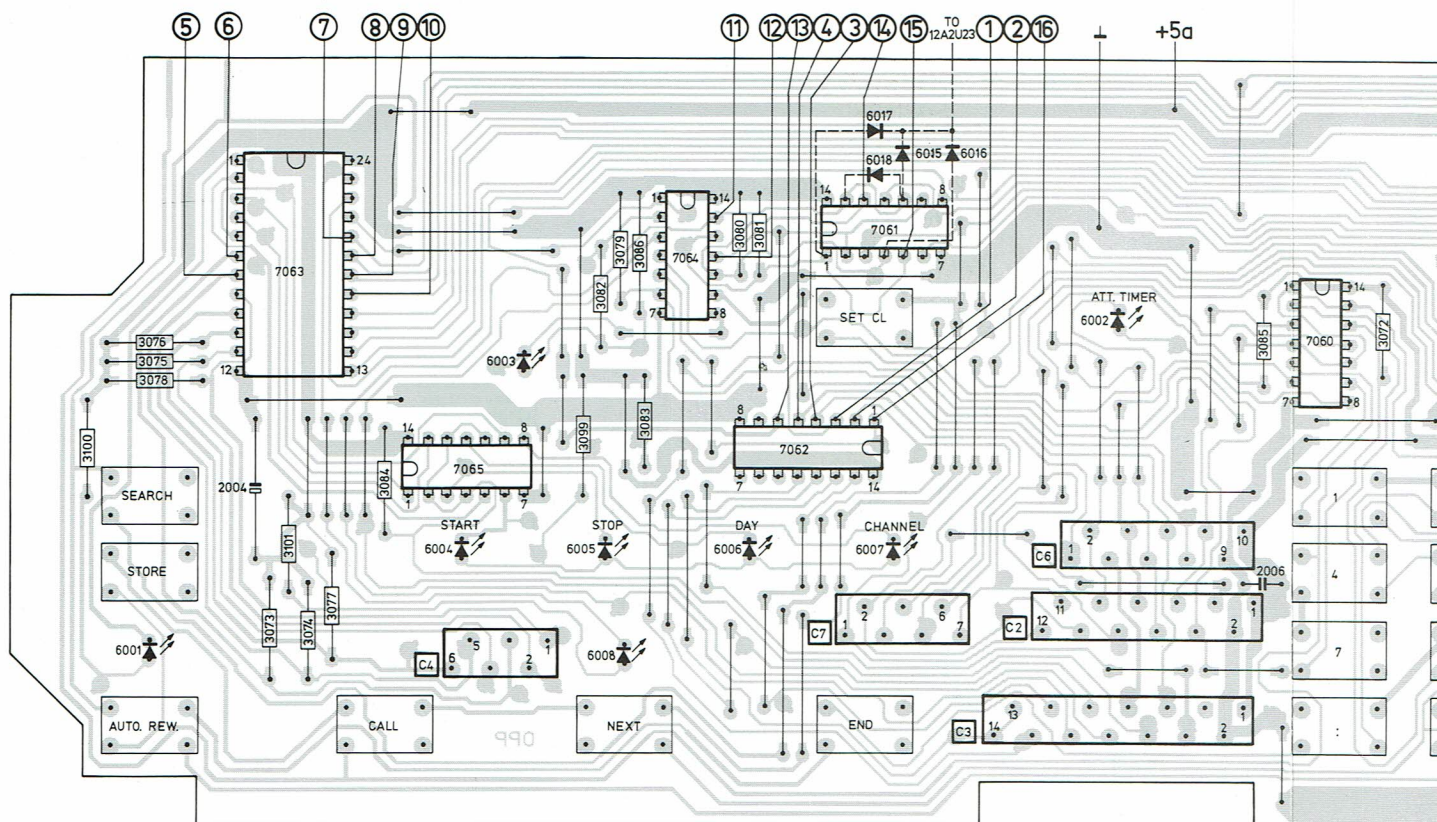
STIFTBEZEICHNUNG

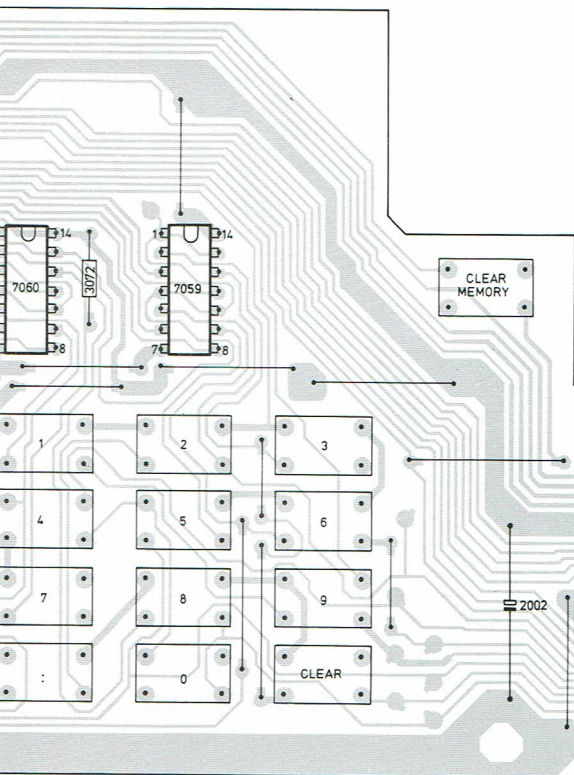
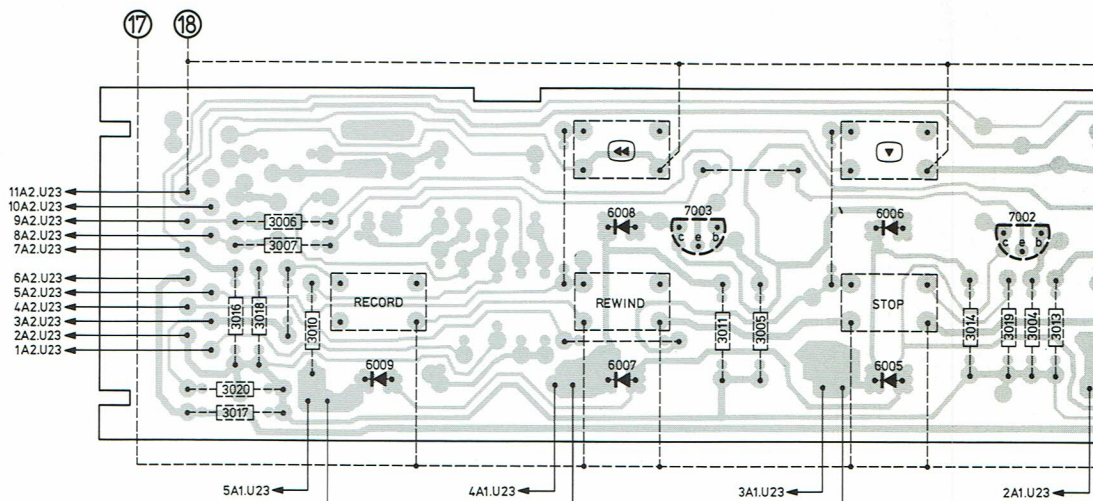
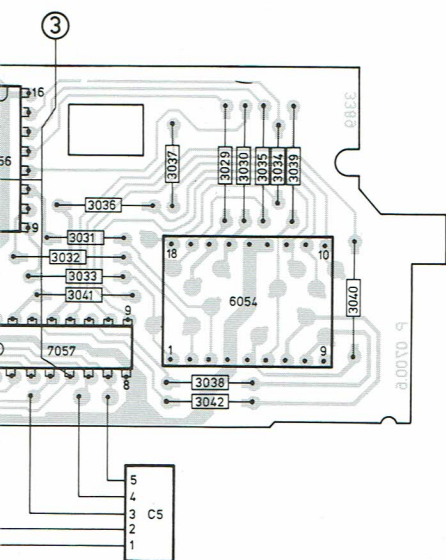
Symbol	Stiftnr.	Funktion
CS	6	Chipauswahl Eingang Wenn CS hoch ist, wird jede Änderung des Ausgangs oder des internen Status verhindert.
PROG.	7	Uhreingang Ein hoch-zu-niedrig Übergang bei Prog. heisst, dass die Adresse und die Steuerung an P20-P23 anwesend sind. Ein niedrig-zu-hoch Übergang heisst, dass die Daten an P20-P23 anwesend sind.
P20-P23	8÷11	4-Bit-Zweirichtungstor enthält die Adresse- und Steuerungsbits bei einem hoch-zu-niedrig Übergang von Prog. Bei einem niedrig-zu-hoch Übergang enthalten Tore P20-P23 die Daten für ein Auswahlgangstor bei einem Schreibvorgang
P40-P43	2÷5	Tor 4, 5, 6, 7 sind verriegelte Ausgangstore
P50-P53	1, 23-21	Daten an Stiften P20-23 können an Tor 4, 5, 6 oder Tor 7 geschrieben werden.
P60-P63	17-20	Daten an Stiften P20-23 können ge-anded or ge-ored werden mit vorigen Daten an Tor 4, 5, 6 oder Tor 7.
P70-P73	13-16	

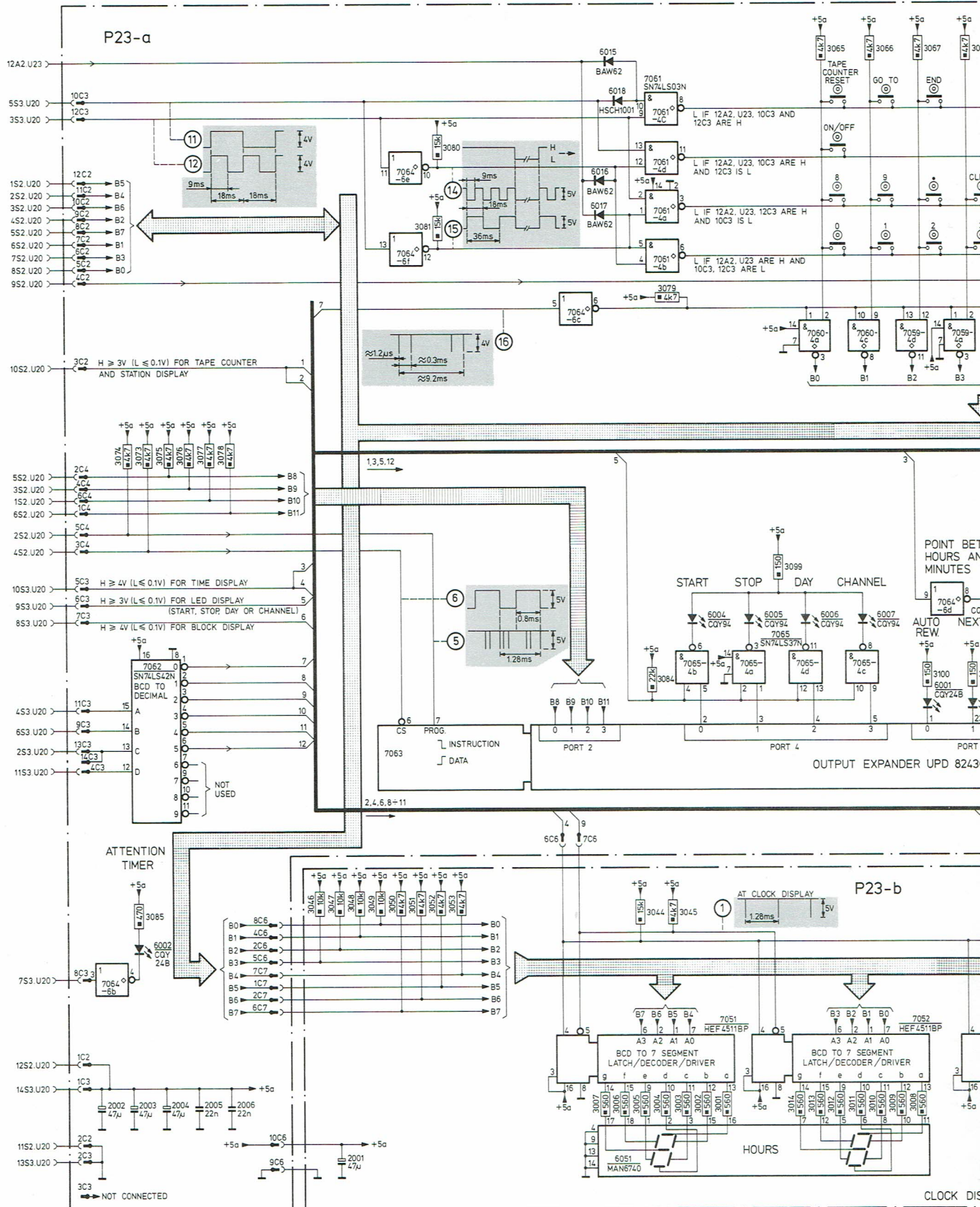
DESCRIPTION DES BROCHES

Symbole	Broche no.	Fonction
CS	6	Entrée sélection puce Un niveau haut sur CS empêche tout changement de sortie ou de statut interne
PROG	7	Entrée chrono Une transition de haut à bas sur PROG signifie que l'adresse et la commande sont disponibles sur P20-P23 et une transition de bas à haut signifie que les données sont disponibles sur P20-P23.
P20-P23	8÷11	Porte à 4 bits bidirectionnelle signifie qu'elle contient l'adresse et la commande de bits sur transition de haut à bas de PROG. Lors d'une transition de bas à haut, contient les données pour porte de sortie sélectionnée lors d'une opération d'écriture.
P40-P43	2÷5	Portes 4, 5, 6, 7 sont des porte de sortie
P50-P53	1, 23-21	Données sur broches P20-23 peuvent être écrite sur porte 4, 5, 6 ou 7
P60-P63	17-20	Données sur broches P20-23 peut être ET ou OU avec données précédentes sur porte 4, 5, 6 ou 7
P70-P73	13-16	

L et 0 = niveau tension basse (≤ 0.8 V)
1 = niveau tension haute (≥ 2 V)
L = transition de haut à bas







4-7

BLOCK DISPLAY



4-8

BLOCK DISPLAY

